APÊNDICE A4: ESQUEMÁTICOS DO VSR E DA SUA INTERFACE COM A PARTIÇÃO DE S/W DO EMULADOR

Este apêndice contém os esquemáticos relativos à especificação do VSR e de parte da sua interface com a partição de s/w do emulador. Os esquemáticos incluídos representam dois módulos que são sintetizados em dois ficheiros de configuração de duas FPGAs: uma que implementa o VSR e outra que implementa a sua interface com a partição de s/w.

Esquemáticos do módulo VSR:

p2_v2.1
vsr.1
linha.1
ffd_ce.1

Esquemáticos do módulo Interface:

interfac.1